

РЕЦЕНЗІЯ

на проєкт освітньо-професійної програми
“Комп’ютерне проектування інтегральних схем”
першого (бакалаврського) рівня вищої освіти за спеціальністю 171 “Електроніка”

Проєкт освітньо-професійної програми розроблено групою забезпечення кафедри комп’ютерної інженерії та електроніки ДВНЗ “Прикарпатський національний університет імені Василя Стефаника” на основі діючого Стандарту вищої освіти (наказ МОН України №1246 від 13.11.2018 року) і розміщено на сайті закладу вищої освіти для ознайомлення стейкхолдерів. Аналізуючи запропонований проєкт, слід відмітити наступне:

– представлена освітня програма є актуальною для регіонального ринку праці, її фокус спрямовано на набуття знань, умінь і компетенцій в галузі проектування пристроїв напівпровідникової інтегральної електроніки, має необхідне ресурсне забезпечення та висококваліфіковане кадрове забезпечення;

– цикл професійної підготовки містить дисципліни, які у повній мірі охоплюють основні базові дисципліни спеціальності 171 “Електроніка” першого рівня вищої освіти;

– розглянути можливість розширення баз практик із залученням компаній Львівської та Закарпатської областей, які займаються промисловим виробництвом товарів сучасної електроніки.

На основі вищесказаного, маю підстави рекомендувати Вченій раді Університету ухвалити та ввести в дію переглянута освітньо-професійну програму підготовки бакалаврів за спеціальністю 171 “Електроніка”.

Завідувач кафедри напівпровідникової електроніки
НУ «Львівська політехніка» д.т.н., проф.

А.О.Дружинін

11.11.2021 р.

