

РЕЦЕНЗІЯ

на освітньо-професійну програму
“Комп’ютерне проектування інтегральних схем”
першого (бакалаврського) рівня вищої освіти за спеціальністю
171 “Електроніка”

Освітньо-професійна програма “Комп’ютерне проектування інтегральних схем” розроблена групою забезпечення кафедри комп’ютерної інженерії та електроніки ДВНЗ “Прикарпатський національний університет імені Василя Стефаника” згідно діючого Стандарту вищої освіти (наказ МОН України №1246 від 13.11.2018 року) та затверджена Вченою радою університету з врахуванням вимог регіонального ринку праці.

Профіль програми містить загальну інформацію, мету та характеристики освітньої програми, придатність випускників до працевлаштування та подальшого навчання на другому рівні вищої освіти, організацію викладання та оцінювання, загальні і спеціальні компетентності та програмні результати навчання. Акцент програми зроблений на набуття знань, умінь і компетенцій в галузі проектування, схемотехнічного моделювання, аналізу та експлуатації пристроїв напівпровідникової електроніки дискретного та інтегрального виконання, програмування вбудованих мікропроцесорних і мікроконтролерних систем, що значно розширює можливості працевлаштування випускників на підприємствах електротехнічного спрямування.

Освітньо-професійна програма в цілому є структурованою, має логічно задану і взаємопов’язану послідовність дисциплін.

Оцінюючи позитивно розглянуту освітню програму, хочу надати рекомендації, щоб в подальшому кафедра комп’ютерної інженерії та електроніки розширила дисципліни, пов’язані з комп’ютерним проектуванням і моделюванням структур великих і надвеликих інтегральних схем із врахуванням сучасних тенденцій в галузі мікро- та наноелектроніки.

Директор ТОВ «ЕКТОС І-Ф»

02.03.2019



Сеник О.Я.