

Протокол № 5
засідання кафедри комп'ютерної інженерії та електроніки
від 23 листопада 2021 року

Присутні:

Когут Ігор Тимофійович – д.т.н., професор, завідувач кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника, головуючий;

Запухляк Руслан Ігорович – к.ф.-м.н., проректор з науково-педагогічної роботи Прикарпатського національного університету ім. В. Стефаника, доцент кафедри комп'ютерної інженерії та електроніки за сумісництвом;

Новосядлий Степан Петрович – д.т.н., професор, професор кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника, гарант освітньої програми;

Голота Віктор Іванович – к.т.н., доцент, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Котик Михайло Васильович – к.ф.-м.н., старший викладач кафедри комп'ютерної інженерії та електроніки, інженер-програміст I категорії Центру інноваційних освітніх технологій “PNU-EcoSystem” Прикарпатського національного університету ім. В. Стефаника;

Дзундза Богдан Степанович – к.ф.-м.н., с.н.с, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника, докторант кафедри спеціалізованих комп'ютерних систем національного університету “Львівська політехніка”

Мандзюк Володимир Ігорович – д.ф.-м.н., доцент, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Грига Володимир Михайлович – к.т.н., доцент, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника, гарант освітньої програми;

Павлюк Мирослав Федорович – к.ф.-м.н., доцент, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Терлецький Андрій Іванович – к.ф.-м.н., доцент, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Фрик Оксана Богданівна – провідний інженер кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника, секретар;

Марчук Сергій Михайлович – завідувач лабораторій кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Дейчаківська Марія Євстахіївна – інженер I категорії кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Бережанський Володимир Михайлович – старший лаборант кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Запрошені роботодавці:

Сеник Олег Ярославович – директор ТОВ “ЕКТОС І-Ф”, ТОВ “ТЕХТО І-Ф”.

Демчина Богдан Степанович – директор ТОВ “МІКРОЛ”.

Теніцький Олег Григорович – директор приватного науково-виробничого підприємства “КОМЕЛ”.

Запрошені здобувачі вищої освіти:

Самарчук Олександр – студент групи Ел -41, ОП “Комп'ютерне проектування інтегральних схем”;

Пугач Павло – студент групи Ел -41, ОП “Комп'ютерне проектування інтегральних схем”;

Юрків Владислав – студент групи Ел -31, ОП “Комп'ютерне проектування інтегральних схем”;

Терлецький Микола – студент групи Ел -21, ОП “Комп'ютерне проектування інтегральних схем”.

Всього 21 особа

ПОРЯДОК ДЕННИЙ:

Обговорення проекту освітньої програми “Комп’ютерне проектування інтегральних схем” за спеціальністю 171 “Електроніка”, галузі знань 17 Електроніка та телекомунікації для першого (бакалаврського) рівня вищої освіти із здобувачами вищої освіти ДВНЗ “Прикарпатський національний університет імені Василя Стефаника” і роботодавцями.

ВИСТУПИЛИ:

Новосядлий С.П. Гарант ОП зазначив, що на проект ОП надійшли відгуки роботодавців і здобувачів вищої освіти ОП. У результаті врахування їх пропозицій для обговорення представлено модифіковану версію проекту ОП 171 “Комп’ютерне проектування інтегральних схем” в галузі електроніки та телекомунікацій.

Сеник О.Я. Позитивно оцінив проект ОП і зазначив, що група забезпечення кафедри комп’ютерної інженерії та електроніки ОП “Комп’ютерне проектування інтегральних схем” напрацьовує актуальні шляхи для покращення і вдосконалення якості навчального процесу із врахуванням пропозицій роботодавця, що дає підстави рекомендувати Вченій раді університету затвердити та ухвалити переглянуту освітню програму підготовки бакалаврів за спеціальністю 171 “Електроніка” на основі розробленого проекту.

Теніцький О.Г. Позитивно оцінив проект ОП та зауважив, що у базову і вибіркочастину циклу професійної підготовки, із врахуванням пропозицій роботодавця на діючу ОП, в проекті додано навчальні дисципліни “Проектування електронних вбудованих систем”, “Проектування електронної компонентної бази” і “Програмування мікроконтролерів”, пов’язані із вивченням сучасних технологій проектування мікроелектронних пристроїв, новітніх типів мікроконтролерів та засобів їх програмування, що дозволить підсилити знання і вміння випускників даної ОП.

Демчина Б.С. Позитивно оцінив проект ОП та зазначив, що у вибірковій частині циклу професійної підготовки, із врахуванням пропозицій роботодавця на проект, розширено кількість дисциплін вільного вибору до трьох для забезпечення глибшого фахового розуміння вибраних дисциплін студентами в подальшій професійній діяльності.

Когут І.Т. Позитивно оцінив проект ОП та запропонував додати дисципліну “Цифрова електроніка”.

Самарчук О. Позитивно оцінив проект ОП і зазначив, що наявність курсу “Штучні нейронні мережі”, пов’язаного із вивченням та проектуванням систем штучного інтелекту, їх апаратної програмної реалізації дасть можливість розширити знання та отримати перспективи працевлаштування в сучасних ІТ компаніях.

Юрків В. Позитивно оцінив проект ОП та зазначив, що розширення циклу вибіркових дисциплін, пов’язаних із програмуванням, дасть можливість підвищити зацікавленість абітурієнтів даною освітньою програмою.

Терлецький М. Позитивно оцінив проект ОП. Зазначив, що особливо важливим є розширення переліку вибіркових дисциплін в області вивчення сучасних мов об’єктно-орієнтованого програмування.

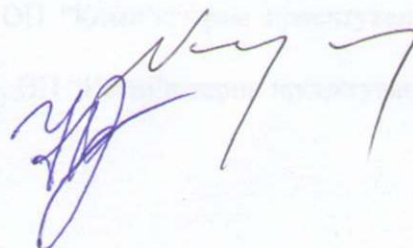
УХВАЛИЛИ:

Оцінити позитивно проект ОП, рекомендувати внести зазначені рекомендації і побажання та подавати на затвердження і ухвалення: вченою радою факультету, науково-методичною радою Університету та Вченою радою Університету.

При наступній зустрічі із стейкхолдерами розглянути можливість розширити число запрошених роботодавців в галузі електроніки і телекомунікацій та ініціювати створення Ради стейкхолдерів спеціальності 171 “Електроніка”.

Головуючий

Секретар



І.Т. Когут

О.Б. Фрик