

## Протокол № 12

засідання кафедри комп'ютерної інженерії та електроніки  
від 30 червня 2021 року

### Присутні:

Когут Ігор Тимофійович – д.т.н., професор, завідувач кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника, головуєчий;

Запукляк Руслан Ігорович – к.ф.-м.н., проректор з науково-педагогічної роботи Прикарпатського національного університету ім. В. Стефаника, доцент кафедри комп'ютерної інженерії та електроніки за сумісництвом;

Новосядлий Степан Петрович – д.т.н., професор, професор кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника, гарант освітньої програми;

Голота Віктор Іванович – к.т.н., доцент, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Дзундза Богдан Степанович – к.ф.-м.н., с.н.с, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника, докторант кафедри спеціалізованих комп'ютерних систем національного університету “Львівська політехніка”;

Мандзюк Володимир Ігорович – д.ф.-м.н., доцент, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Павлюк Мирослав Федорович – к.ф.-м.н., доцент, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Грига Володимир Михайлович – к.т.н., доцент, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Терлецький Андрій Іванович – к.ф.-м.н., доцент, доцент кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Фрик Оксана Богданівна – провідний інженер кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника, секретар;

Марчук Сергій Михайлович – завідувач лабораторій кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Бережанський Володимир Михайлович – старший лаборант кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

Дейчаківська Марія Євстахіївна – інженер I категорії кафедри комп'ютерної інженерії та електроніки Прикарпатського національного університету ім. В. Стефаника;

### Запрошені:

Петришин Любомир Богданович – д.т.н., професор, завідувач кафедри комп'ютерних наук та інформаційних систем Прикарпатського національного університету ім. В. Стефаника;

Гасюк Іван Михайлович – д.ф.-м.н., професор, декан фізико-технічного факультету, професор кафедри матеріалознавства та новітніх технологій Прикарпатського національного університету ім. В. Стефаника.

**Всього 15 осіб**

### ПОРЯДОК ДЕННИЙ:

Обговорення діючої освітньої програми “Комп'ютерне проектування інтегральних схем” за спеціальністю 171 “Електроніка”, галузі знань 17 Електроніка та телекомунікації для першого (бакалаврського) рівня вищої освіти з академічною спільнотою Прикарпатського національного університету ім. В. Стефаника.

## **СЛУХАЛИ:**

Доповідь Новосядлого С.П., гаранта освітньої програми

## **ВИСТУПИЛИ:**

**Новосядлий С.П.** Наголосив на тому, що згідно положення про освітні програми у ДВНЗ “Прикарпатський національний університет імені Василя Стефаника” перегляд діючих освітніх програм здійснюється щонайменше один раз у три роки. Гарант ОП висловив певні рекомендації, щодо внесення змін в ОП, які необхідно врахувати при розробленні проекту на 2022-2023 навчальний рік. Гарант також запропонував підсилити фокус освітньої програми дисциплінами зорієнтованими на проектування інтегральних схем. Гарант також зазначив, що на діючу ОП (в редакції від 28 березня 2019 року), надійшло декілька відгуків роботодавців і здобувачів вищої освіти, які висловили свої пропозиції і рекомендації щодо вдосконалення ОП у частині освітніх компонент, що підсилить якість освітнього процесу за спеціальністю 171 “Електроніка” в галузі електроніки та телекомунікацій.

**Когут І.Т.** Запропонував ввести у цикл нормативних навчальних дисциплін, циклу професійної підготовки, освітню компоненту “Комп’ютерне проектування інтегральних схем”, яка поглибить у здобувачів здатність використовувати засоби і системи автоматизації проектування до розроблення електронних компонентів.

**Голота В.І.** Висловив думку, підсилити блок вибіркових освітніх компонент дисципліною “Програмування (Rust)”, що поглибить у здобувачів здатність проектувати, впроваджувати та обслуговувати вбудовані комп’ютерні системи різного виду та призначення.

**Мандзюк В.І.** Надав рекомендацію змінити назву дисципліни “Інтегральна електроніка” на “Фізичні основи напівпровідникової електроніки”, що дозволить забезпечити логічну послідовність між вивченням дисциплін.

**Петришин Л.Б.** Запропонував ввести в проект навчальну дисципліну “Автоматизоване проектування РЕА”, яка забезпечить розуміння, у майбутніх бакалаврів з методів проектування та оптимізації радіоелектронної апаратури.

**Гасюк І.М.** Підтримав пропозиції академічної спільноти та запропонував внести відповідні зміни до змісту проекту освітньої програми, та вказав на доцільності поглиблювати результати неформальної освіти із врахуванням сучасних тенденцій розвитку спеціальності та ринку праці.

## **УХВАЛИЛИ:**

Загалом оцінити позитивно освітню програму і рекомендувати групі забезпечення на чолі із гарантом врахувати пропозиції, зауваження та рекомендації членів академічної спільноти в проекті ОП на 2022 рік.

**Головуючий**

**Секретар**

**І.Т. Когут**

**О.Б. Фрик**