

## РЕЦЕНЗІЯ

на проєкт освітньо-професійної програми “Комп’ютерне проектування інтегральних схем” першого (бакалаврського) рівня вищої освіти за спеціальністю 171 “Електроніка”

Проаналізувавши проєкт освітньо-професійної програми, який розроблено кафедрою комп’ютерної інженерії та електроніки ДВНЗ “Прикарпатський національний університет імені Василя Стефаника” на основі діючого Стандарту вищої освіти (наказ МОН України №1246 від 13.11.2018 року) та розміщено на сайті закладу вищої освіти з метою ознайомлення стейкхолдерів, варто відзначити:

– представлений проєкт освітньої програми є актуальним для ринку праці західного регіону, має чітко визначену мету і особливості, передбачає придатність випускників до працевлаштування, має необхідне ресурсне забезпечення, цикл підготовки містить дисципліни, які дають можливість досягнути знань, вмінь та компетенцій, що відповідають першому (бакалаврському) рівню вищої освіти;

– винесення вибіркових дисциплін в окремі переліки, які можна легко розширювати і доповнювати, що свідчить про напрацювання актуальних шляхів покращення і вдосконалення якості навчального процесу із врахуванням пропозицій роботодавця та здобувачів вищої освіти;

– розглянути можливість розширення баз практик із залученням компаній представників роботодавців регіону, які займаються виробництвом та постачанням продукції електронної промисловості.

Враховуючи все це, є підстави рекомендувати Вченій раді Університету на основі розробленого проєкту ухвалити та ввести в дію переглянуту освітню програму підготовки бакалаврів за спеціальністю 171 “Електроніка”.

Директор



Б.С. Демчина