

РЕЦЕНЗІЯ

на проект освітньо-професійної програми “Комп’ютерне проектування інтегральних схем” першого (бакалаврського) рівня вищої освіти за спеціальністю 171 “Електроніка”

Проект освітньо-професійної програми розроблено на кафедрі комп’ютерної інженерії та електроніки ДВНЗ “Прикарпатський національний університет імені Василя Стефаника” згідно діючого Стандарту вищої освіти (наказ МОН України №1246 від 13.11.2018 року) і розміщено на сайті закладу вищої освіти для ознайомлення стейкхолдерів.

У результаті ознайомлення із проектом можна зазначити наступне:

– освітня програма містить мету і особливості програми, придатність випускників до працевлаштування, форми викладання і оцінювання, ресурсне забезпечення та академічну мобільність;

– цикл професійної підготовки включає дисципліни, які достатньо охоплюють основні базові дисципліни спеціальності “Електроніка” першого рівня вищої освіти;

– добре розвинуті центр інформаційних технологій та електронна бібліотека і репозиторій ЗВО;

– згідно рекомендацій роботодавця у вибіркочу частину циклу професійної підготовки додано навчальні дисципліни “Проектування електронних вбудованих систем”, “Проектування електронної компонентної бази” та “Програмування мікроконтролерів”, що на даний час є особливо актуальним у галузі проектування мікроелектронних пристроїв.

Враховуючи вищесказане, вважаю за доцільне рекомендувати Вченій раді Університету на основі розробленого проекту ухвалити та ввести в дію переглянуту освітню програму підготовки бакалаврів за спеціальністю 171 “Електроніка”.

Директор



20.11.21р.

О.Г. Теніцький