

РЕЦЕНЗІЯ

на освітньо-професійну програму “Комп’ютерне проектування інтегральних схем” першого (бакалаврського) рівня вищої освіти за спеціальністю 171 “Електроніка”

Освітньо-професійна програма “Комп’ютерне проектування інтегральних схем” розроблена на кафедрі комп’ютерної інженерії та електроніки ДВНЗ “Прикарпатський національний університет імені Василя Стефаника” згідно діючого Стандарту вищої освіти (наказ МОН України №1246 від 13.11.2018 р.) з врахуванням вимог регіонального ринку праці та затверджена Вченою радою університету.

Проаналізувавши дану освітню програму підготовки бакалаврів можна окреслити її наступні позитивні сторони:

-чітко сформульовані мета, характеристики, орієнтація та основний фокус програми;

-логічно сформований перелік базових навчальних дисциплін та їх взаємозв’язок між собою;

-досвідчений науково-педагогічний персонал і необхідне матеріально-технічне забезпечення.

Враховуючи те, що кафедра комп’ютерної інженерії та електроніки здійснює підготовку інженерів в галузі проектування компонентів мікроелектронних пристроїв було б доцільно розширити перелік базових і вибіркових дисциплін із вивчення сучасних технологій проектування мікроелектронних пристроїв, новітніх типів мікроконтролерів та засобів їх програмування, що посилить затребуваність випускників даної освітньої програми в середовищі роботодавців провідних підприємств та ІТ-компаній м. Івано-Франківськ, зокрема, ПНВП “КОМЕЛ”.

Директор



О.Г. Теніцький

10.06.2019г.